This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

DIALOG(R)File 345:Inpadoc/Fam.& Legal Stat

(c) 2003 EPO. All rts. reserv.

10329465

Basic Patent (No, Kind, Date): JP 4013116 A2 920117 < No. of Patents: 001>

METHOD FOR PACKAGING IC FOR DRIVING LIQUID CRYSTAL DISPLAY PANEL

(English)

Patent Assignee: FUJITSU LTD

Author (Inventor): KATAYAMA RIYOUSHIROU

IPC: *G02F-001/1345; G02F-001/133 JAPIO Reference No: 160163P000103 Language of Document: Japanese

Patent Family:

Patent No Kind Date Applic No Kind Date

JP 4013116 A2 920117 JP 90115866 A 900507 (BASIC)

Priority Data (No,Kind,Date): JP 90115866 A 900507

DIALOG(R)File 347:JAPIO

(c) 2003 JPO & JAPIO. All rts. reserv.

03648016 **Image available**

METHOD FOR PACKAGING IC FOR DRIVING LIQUID CRYSTAL DISPLAY PANEL

PUB. NO .:

04-013116 [JP 4013116 A]

PUBLISHED:

January 17, 1992 (19920117)

INVENTOR(s): KATAYAMA RIYOUSHIROU

APPLICANT(s): FUJITSU LTD [000522] (A Japanese Company or Corporation), JP

(Japan)

APPL. NO.:

02-115866 [JP 90115866]

FILED:

May 07, 1990 (19900507)

INTL CLASS:

[5] G02F-001/1345; G02F-001/133

JAPIO CLASS:

29.2 (PRECISION INSTRUMENTS -- Optical Equipment)

JAPIO KEYWORD:R011 (LIQUID CRYSTALS)

JOURNAL:

Section: P, Section No. 1341, Vol. 16, No. 163, Pg. 103,

April 21, 1992 (19920421)

ABSTRACT

PURPOSE: To simplify processes and to improve reliability by inserting an for driving between upper and lower transparent insulating substrates and sticking the upper and lower substrates to each other, electrically simultaneously connecting the IC for driving and the electrodes on the substrates.

CONSTITUTION: The IC 21 for driving is previously positioned tentatively adhered to the one transparent insulating substrate 20 of the liquid crystal display panel formed by mounting the IC for driving on the transparent insulating substrate constituting the liquid crystal panel. This substrate 20 and the other transparent insulating substrate 27 are stuck to each other and simultaneously, the terminals 23 of the IC 21 for driving are electrically connected to the electrodes 25, 26 transparent insulating substrate 27. The simultaneous packaging of the IC 21 for driving can, therefore, be executed at the time of curing sealants 28, 28'. The pressing of the IC 21 for driving into the spacing between the upper and lower substrates with the sealants 28, 28' is possible as well. The processes are simplified in this way and the reliability is improved.

⑩日本国特許庁(JP)

① 特許出願公開

◎ 公開特許公報(A) 平4-13116

⑤int. Cl. ⁵

識別配号

庁内整理番号

四公開 平成4年(1992)1月17日

G 02 F

1/1345 1/133

505

9018-2K 7634-2K

審査請求 未請求 請求項の数 1 (全5頁)

60発明の名称

液晶表示パネル駆動用ICの実装方法

②特 顧 平2-115866

20出 **阿 平2(1990)5月7日**

62発明者 片山

良志郎

神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

切出 願 人 富士通株式会社

神奈川県川崎市中原区上小田中1015番地

四代 理 人 弁理士 青木 朗 外4名

明 細 會

1. 発明の名称

液晶表示パネル駆動用ICの実装方法

- 2. 特許請求の範囲
- 1. 液晶パネルを構成する透明絶縁基板の上に 区動用 I C を搭載した液晶表示パネルにおいて、

予め一方の透明絶縁基板 (20) に駆動用IC

- (21) を位置決めして仮接着しておき、この基板
- (20) と他の一方の透明絶縁基板 (27) とを貼り合わせると同時に披駆動用IC (21) の囃子 (23) と透明絶縁基板 (27) 上の電極 (25・26) との電気的接続を行なうことを特徴とする液晶表示パネル駆動用ICの実装方法。
- 3. 発明の詳細な説明

[概 要]

OA機器等の表示装置に用いられる被晶表示パ ネルの駆動用1Cの実装方法に関し、

プロセスが簡単で且つ信頼性の高い実装ができることを目的とし、

液晶パネルを構成する透明絶縁基板の上に駆動

用ICを搭載した被晶表示パネルにおいて、予め 一方の透明絶縁基板に駆動用ICを位置決めして 仮接着しておき、この基板と他の一方の透明絶縁 基板とを貼り合わせると同時に該駆動用ICの端 子と透明絶縁基板上の電極との電気的接続を行な うように構成する。

〔産業上の利用分野〕

本発明はOA機器等の表示装置に用いられる液 品表示パネルの駆動用1Cの実装方法に関する。

〔従来の技術〕

第5図に従来の被晶表示パネルにおける駆動用 ICの実装構造を示す。同図において、1は液晶 表示パネル、2は駆動用ICである。液晶表示パ ネル1はストライプ状のX電振3を有する下側が ラス基板4と、ストライプ状のY電振5を有する 上側がラス基板6とを微小間隔で対向させ、周囲 をシール材7でシールして内部に液晶8を封入し ている。そして下側がラス基板4は上側がラス基 板6より突出した部分を有し、該部にX電極の引き出し電極9と外部出力電極10が設けられている。 駆動用IC2は下側がラス基板4に紫外線硬化剤 11によって接着固定され、且つAu バンプ12によってX電極の引き出し電極9と外部出力電極10に 電気的に接続されている。

この駆動用ICの実装方法は、第6図に示すように、先ず同図(a)のように駆動用IC2のAu パンプ12がついた面のほぼ中央部に紫外線の引き出し電極9と外部出力電極10に対向するように位置決めした後、(b)図に示すように、IC押え治具13で駆動用IC2の上部から圧力をかけながら、ガラス基板4の背面から紫外線14を照射して紫外線硬化剤11を硬化させることで駆動用ICの固定及び電気的接続を行なっている。

〔発明が解決しようとする課題〕

上記提来の駆動用ICの実装方法では、液晶パネルのパネル化工程(上下ガラス基板の貼り合わ

(作用)

本発明は、上下基板を貼り合わせるときと同時に駆動用ICの電気的接続も行なうため、プロセスの簡略化ができる。また上下のガラス基板で駆動用ICを挟み込むため信頼性が向上する。

[実施例]

第1図の本発明の第1の実施例を説明するため の図である。

本実施例は先ず第1図(a)に示すように上側がラス基板(透明絶縁基板)20には駆動用IC21よりもやや大きい凹部22を設けた基板を使用し、駆動用ICには、予めAuバンプ23が付いたもの使用する。そして鉄駆動用IC21の上部に紫外線使化剤24を塗布しておき、上側がラス基板20と照射することで上側がラス基板を通して紫外線を照射することで上側がラス基板20に駆動用IC21を固定(仮止め)する。さらに引出し電極25及び外部出力電極26がパターニングされた下側がラス基板(透明絶縁基板)27と共に、シール剤(エ

せ、液晶注入、封止)が終った後で、駆動用ICの実装を行なうため、作業工程が複雑となる。また駆動用ICの固定を業外線硬化剤のみで行なっているために、長時間の信頼性が乏しい等の問題があった。

本発明は上記従来の問題点に鑑み、プロセスが 簡単で且つ信頼性の高い実装ができる液晶表示パネル駆動用ICの実装方法を提供することを目的 とする。

〔課題を解決するための手段〕

上記目的を遠成するために本発明の液晶表示パネル駆動用ICの実装方法では、液晶パネルを構成する透明絶縁基板の上に駆動用ICを搭載した液晶表示パネルにおいて、予め一方の透明絶縁基板20に駆動用IC21を位置決めして仮接着しておき、この基板20と他の一方の透明絶縁基板27とを貼り合わせると同時に該駆動用IC21の端子23と透明絶縁基板27上の電極25・26との電気的接続を行なうことを特徴とする。

ポキシ系接着剤)28・28′を塗布する。次いで (b) 図に示すように上下のガラス基板20・27を、 その間にスペーサ29を挟み、且つ画素同士の目合 わせを行ないながら貼り合わせた後、真空パック 袋30に挿入し、真空に排気した後密封することで 大気圧で押え込み、更に加熱することでシール剤 28・28′を硬化させるのである。このあと上下が

第2図はこのようにして作成された被晶表示パネルを示す図であり、(a)は平面図、(b)は a図のb-b線における断面図である。同図において第1図と同一部分は同一符号を付して示した。なお32はX電極、33はY電極である。

ラス基板20・27間に被晶31を封入して完成する。

以上の本実施例によればシール剤28・28′を硬化させるときに、駆動用IC21も同時に実装することができ、プロセスが簡略化できる。また上下基板間にシール剤28・28′で駆動用IC21を押えこむため、素外線硬化剤と比較して信頼性の高い実装が可能となる。なお第2図に2点鎖線で示すように駆動用IC21の回りにシール剤34を塗布硬

化させることにより、より一層の信頼性が実現で きる。

次に本発明の第2の実施例を第3図に示す。同 図において第1図と同一部分は同一符号を付して 示す。

本実施例は基本的には第1図により説明した第1の実施例と同様であり、異なるところは、上下のガラス基板20・27を貼り合わせる前に、予め駆動用IC21を仮接着する場合に前実施例では上側ガラス基板20に接着したものを本実施例では下側ガラス基板27に接着したことである。本実施例の効果は前実施例と全く同様である。

第4図は本発明の第3の実施例を示す図である。 同図において、第2図と同一部分は同一符号を付 して示した。

本実施例が第1又は第2の実施例と異なるころは、駆動用IC21を上下何れかのガラス基板に繋外線硬化剤で仮接着しておき、上下のガラス基板20・27を貼り合わせると同時に1個の駆動用IC21に対して上側ガラス基板20及び下側ガラス基板

27のそれぞれの外部出力電極26をAu パンプ23を 介して接続したことである。

本実施例によれば第1の実施例と同様な効果を 有し、更に1個の駆動用ICを上下の基板で共用 することで、より一層の高密度実装が可能となる。

(発明の効果)

以上説明した様に、本発明によれば、駆動用 ICを上下の透明絶縁基板間に挟み込み、上下の 基板を貼り合わせると同時に駆動用ICと基板上 の電極との電気的接続を行なうようにしたことに より、プロセスの簡略化ができ、かつ信頼性の高 い実装が可能となる。

4. 図面の簡単な説明

第1図は本発明の第1の実施例を示す図、

第2図は本発明の第1の実施例により作成された被晶表示パネルを示す図、

第3図は本発明の第2の実施例を示す図、

第4図は本発明の第3の実施例を示す図、

第5図は従来の被晶表示パネルにおける駆動用

ICの実装構造を示す図、

第6図は従来の駆動用ICの実装方法を説明するための図である。

図において、

20は上側ガラス基板、

21 は駆動用 I C、

22は凹部、

23はAu バンプ、

24は紫外線硬化剤、

25は引き出し電極、

26は外部出力電極、

27は下側ガラス基板、 28・28′はシール剤、

29はスペーサ、

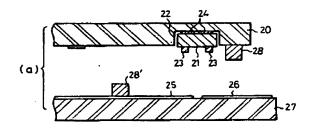
30は真空パック袋、

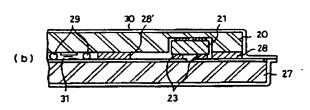
31は液晶、

32はX電極、

33はY電極、

を示す。





本発明の第1の実施例を説明するための図

盆 1 図

20・・・上側ガラス基板 26・27・・・駆動用 I C 27・

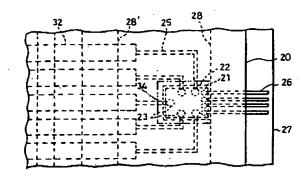
26…外部出力電極 27…下側ガラス基板 28,28、…シール剤

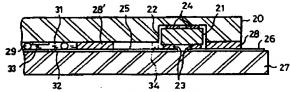
23・・・Auパンプ 24・・・常外継硬化剤

30…真空パック袋

25…引き出し電視

31…液晶



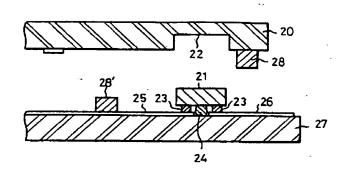


本発明の第1の実施例により作成された 液晶表示パネルを示す図

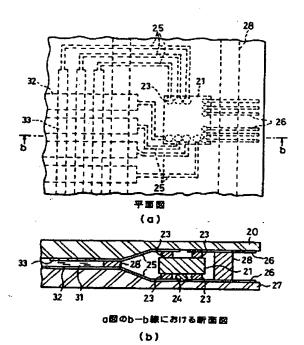
第2四

20…上側ガラス基板 27…下側ガラス基板 21…駆動用 I C 28.28′.34…シール刑 22…四部 29…スペーサ

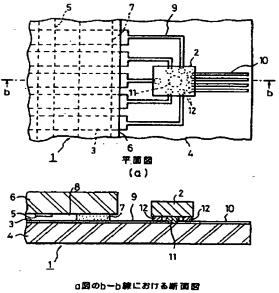
25…引き出し電報 26…外部出力電報



本発明の第2の実施例を示す図 第 3 図

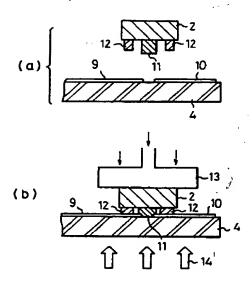


本発明の第3の実施例を示す図 第4四



(b)

従来の液晶を示パネルにおける転動用 ICの実産構造を示す図 募 5 國



従来の駆動用 | Cの実装方法を説明するための図 第 6 図